



IGNACIO RAMÓN PINTOS PALADEA

ING. ELECTRÓNICO

DATOS PERSONALES

Fecha de nacimiento
24 de Septiembre de 1989

Localidad
Mar del Plata, Pcia. De Buenos Aires

 pintosignacio@gmail.com

DISCIPLINAS DEL CONOCIMIENTO

- Ingeniería Electrónica
- Aeroespacial.
- Electrónica de potencia

HERRAMIENTAS, APLICATIVOS Y LENGUAJES DE PROGRAMACIÓN

- Altium Designer.
- Proteus.
- OrCAD.
- AutoCAD.
- Microsoft Office
- LaTeX.
- STK.
- Uppal.
- CORA.
- OMNeT++.
- Microsoft Project.
- MATLAB.
- C/C++.
- Lenguaje Embebido (ARM, Freescale y Atmel).
- Python.
- Visual.
- Basic.
- Java.
- Linux.
- Verilog.

EXPERIENCIA LABORAL

- | | |
|--|--|
| 2014 – 2017 E.L.S. Electronic Laboratory & Service | TECNICO ELECTRONICO <ul style="list-style-type: none">- Reparación de placas de Electrónica Industrial, a nivel componentes- Reparación de placas de Equipos Químicos y Médicos, a nivel componentes |
| 2013 RMA Grupo Núcleo | PASANTE - TÉCNICO ELECTRÓNICO <ul style="list-style-type: none">- Reparación y Ensamble de Notebooks, Netbooks y Tablets- Confección de Manuales de Procedimiento de Reparación |

FORMACIÓN ACADÉMICA Y PROFESIONAL

- | | |
|---------------------------------|---|
| GRADO UNMDP | INGENIERO ELECTRÓNICO |
| POSGRADO UFS - CONAE. | ESTUDIANTE DE MAESTRÍA EN TECNOLOGÍA SATELITAL |
| CURSOS/ SEMINARIOS | <ul style="list-style-type: none">- Ingeniería Espacial.- Análisis de Misión.- Mecánica Celeste.- Planificación y Control de Proyectos Espaciales.- Integración y Ensayos de Vehículos Espaciales.- Generación de Potencia.- Comunicaciones y Antenas.- Gestión de la Información a bordo.- Materiales Espaciales y Procesos (CNEA).- Entrenamiento en aplicaciones de diseño concurrente (CNES).- Curso de STK, nivel L1.- Validación de sistemas, Automatas y Equivalencias de comportamiento.- Validación de sistemas, comportamiento de modelos de procesos.- Model Checking Cuantitativo. |
| IDIOMAS | <ul style="list-style-type: none">- Inglés. |

PROYECTO DE TESIS

TÍTULO DE TESIS
Modelado, Verificación y Optimización de Buses de Comunicación aplicados en Sistemas Satelitales y Lanzadores

DESCRIPCIÓN
El objetivo primario de esta tesis es desarrollar un modelo de un bus de comunicación aplicado en sistemas satelitales y lanzadores, para luego con unas configuraciones específicas verificar que se cumplan los requerimientos de diseño y optimizar el scheduling en función de algún parámetro de interés. Por scheduling se entiende a la asignación de recursos de canal en la trama estática.